

**YILDIZ TEKNİK ÜNİVERSİTESİ**

**Mekatronik Mühendisliği Bölümü**

**Helikopter Elektronik Eyleyici Tasarımı – Kontrol Final Raporu**

*18067011 – İsmail Altay Ataman*

**Danışman :** Asst. Prof. Mehmet İŞCAN

İSTANBUL, 2024

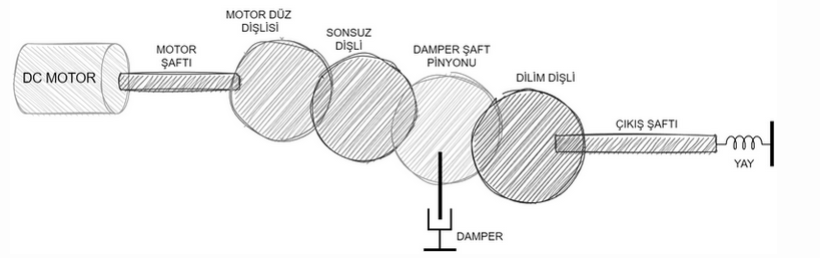
# 1. Sistem Tanımı

Sistem elektronik ve mekanik olmak üzere iki alt-sistemden oluşmaktadır. Mekanik Alt-Sistem kapsamında 4 dişli parçadan oluşan bir dişli sistemi bulunmaktadır. Bu dişli sisteminin amacı DC Motordan gelen girdiyi çıkış şaftına aktarmaktır.

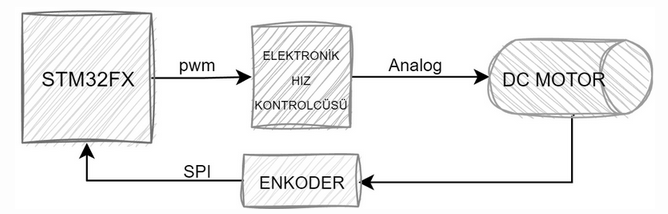
Elektronik Alt-Sistem kapsamında ise STM32 Kontrolcüsü, Elektronik Hız Kontrolü Devresi ve Enkoder bulunmaktadır.

Alt-Sistemlerin elemanları aşağıda sıralanarak özetlenmiştir:

* **Elektronik Alt Sistem:** DC Motor, Elektronik Hız Kontrolcüsü, Enkoder
* **Mekanik Alt Sistem:** DC Motor Şaftı, Motor Düz Dişlisi, Sonsuz Dişli, Damper Şaft Pinyonu, Dilim Dişli, Çıkış Şaftı, Yay



*Şekil 1 – Mekanik Alt-Sistem Diyagramı*



*Şekil 2 – Mekanik Alt-Sistem Diyagramı*

# 2. Sistem Denklemleri

## 2.1 Mekanik Alt-Sistem Denklemleri

Mekanik Alt-Sistemin Denklemlerini birbirine bağlı bir şekilde çıkarmak için ilk önce DC Motor tarafından üretilen tork bulunacak daha sonra bu tork değerinin dişliler arasında aktarımı incelenecektir.

Euler’in Dönme Denklemlerine göre bir sistemin ürettiği tork sistemin ataletsel momenti ve açısal ivmesinin çarpımına eşittir.

Bu eşitlik her bir dişli için ayrı olarak yazılabilir:

Dişliler birbirleri ile etkileşim içerisinde oldukları için denklemlerden de göründüğü üzere dişlilerin denklemleri birbirine bağlıdır. Bu sayede tüm denklemler tek bir denklem üzerinde birleştirilebilir. Ancak bu adımı gerçekleştirilmeden önce denklemi sadeleştirmek amacı ile belirli ifadeler yeni değişkenlerle ifade edilecektir.

Atanan yeni değişkenlerin kullanımı ile ifadeler yeni formlarına getirilir:

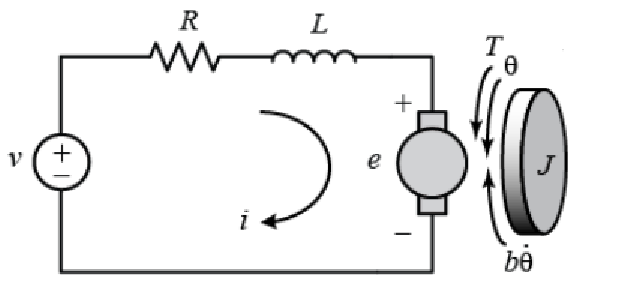
Daha sonra tüm ifadeler tek bir denklem olarak birleştirilir:

Daha sonrasında tekrardan denklemin sadeleştirilmesi için yeni değişkenler ile işlem yapılır:

Yapılan değişiklikler sonrası sadeleştirilmiş denklem elde edilir:

Sistem, sadeleştirilmiş denklem ile kolay anlaşılır bir halde gösterilebilir hale gelmiştir. Laplace dönüşümü uygulanabilir ve kolaylıkla üzerinde çalışılabilir haldedir.

## 2.1 Elektronik Alt-Sistem Denklemleri



*Şekil 3 – DC Motor Model Şematiği*

DC Motorlar modelleriken elektronik ve mekanik olmak üzere iki ayrı kısıma ayrılırlar. Bu iki kısımdan gelen 2 denklem birleştirilerek genel bir denklem elde edilir. Elektronik kısmın denklemlerinin çıkarılmasında Kirchhoff Yasaları kullanılırken, mekanik kısmın denklemlerinin çıkarılmasında ise Euler’in Dönme Denklemi kullanılır.

Bahsi geçen hesaplarda kullanılan parametreleri aşağıdaki gibidir:

|  |  |  |
| --- | --- | --- |
| **Parametre Adı** | **Sembolü** | **Birimi** |
| Motor Armatür Direnci | R | Ω |
| Motor Armatür İndüktansı | L | H |
| Rotor Eylemsizlik Momenti | J |  |
| Elektromotor Kuvvet Katsayısı |  | V/(m/s) |
| Motor Tork Katsayısı |  |  |
| Motor Viskoz Sürtünme Katsayısı |  |  |

*Tablo 1 – DC Motor Parametreleri*

DC Motorun Elektronik Denklemlerinin eldesi için motorun iç elemanlarına Kirchhoff Gerilim Kanunu uygulanır ve aşağıdaki eşitlik elde edilir:

Mekanik Denklemlerinin eldesi için ise Euler’in Dönme Denklemi kullanılır:

## 2.2 Elektronik Alt Sistem Denklemi Laplace Dönüşümü

Sistemin bütünleşik transfer fonksiyonunu elde etmek için ilk önce elektronik ve mekanik sistemler için çıkarılan denklemlerin Laplace dönüşümlerinin yapılması gerekir.

**DC Motor Mekanik Sistem Laplace Dönüşümü:**

**DC Motor Elektronik Sistem Laplace Dönüşümü:**

Elde edilen Laplace Dönüşüm Çıktıları ile transfer fonksiyonunu elde edilmesi Mekanik Alt-Sistem Transfer Fonksiyonunun elde edilmesinden sonra yapılacaktır. Bunun nedeni iki alt-sistemin transfer fonksiyonlarında seçilen girdi ve çıktı parametrelerinin bütünleşik transfer fonksiyonu etkileyecek olmasıdır.

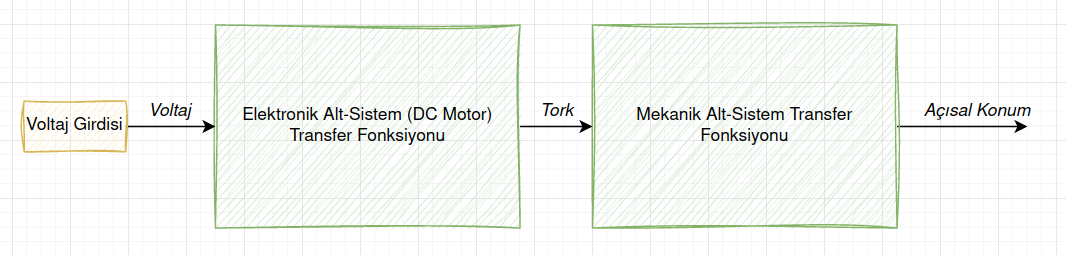
## 2.2 Mekanik Alt-Sistem Denklemi Laplace Dönüşümü

Sistemin bütünleşik transfer fonksiyonunu oluşturan diğer bir parça olan Mekanik Alt-Sistem Transfer Fonksiyonunun eldesi için gerekli işlemler aşağıdaki gibidir.

Bu şekilde Mekanik-Alt Sistem Denklemi Laplace Dönüşümü de elde edilir. Bir sonraki adımda bu iki alt-sistemin denklemlerini birleştirilecek ve manalı bir transfer fonksiyonu elde edilecektir.

## 2.3 Bütünleşik Transfer Fonkiyonu Eldesi

Sistem Elektronik ve Mekanik olmak üzere iki alt-sistemden oluştuğu için bütünleşik transfer fonksiyonu da bu iki alt sistemin transfer fonksiyonlarının çarpımı ile elde edilmelidir. Sistemde girdi olarak gerilim verileceği için ve açısal pozisyon değeri kontrol elde edileceği için sistemin transfer fonksiyonunun olması gerekmektedir.



*Şekil 4 – Bütünleşik Sistem Diyagramı*

İki alt-sistemin çarpımındanelde edilmesi için Elektronik Alt-Sistem’den , Mekanik Alt-Sistem’den ise transfer fonksiyonları elde edilebilir ve bu iki transfer fonksiyonunun çarpımı ile istenilen bütünleşik transfer fonksiyonu elde edilebilir.

### *2.3.1 Elektronik Alt-Sistem Transfer Fonkiyonu Eldesi*

İstenilen bütünleşik transfer fonksiyonon elde edilebilmesi için ilk önce Elektronik Alt-Sistem Transfer Fonksiyonu elde edilecektir. Elektronik Alt-Sistem Transfer Fonksiyonunun elde edilebilmesi için DC Motor denklemlerinden mekanik ve elektronik denklemlerin birleştirilmesi gerekir.

DC motorlarda tork, akımın olarak gösterilen bir katsayı ile çarpımı doğru orantılıdır. Bu kuraldan gelen eşitlik aşağıdaki gibidir:

Bu eşitliğin Laplace Dönüşümü alınır ve dönüşümden akım değeri çekilir ise:

Eşitliği elde edilir. Elde edilen eşitliği elektronik denklemine eklenir.

Son olarak ω(s) teriminden de kurtulmak gerekir. Bunun için mekanik denklemi kullanılır.

Elde edilen ω(s) eşitliği elektronik denklemine yazılır.

Elde edilen denklem ile ve eşitlikte bulunan tek fonksiyonlar olur ve bu da eşitliğinin elde edilebeceği demektir. Birkaç düzenlemeden sonra Elektronik Alt-Sistem Transfer Fonksiyonu aşağıdaki gibi elde edilir:

### *2.3.2 Mekanik Alt-Sistem Transfer Fonkiyonu Eldesi*

Bütünleşik transfer fonksiyonunun elde edilebilmesi için Mekanik Alt-Sistem Denklemlerinden formunda bir transfer fonksiyonu elde edilmesi gerekir.

Denklemde hazır olarak bulunan fonksiyonların ve olmaları sayesinde istenilen transfer fonksiyonu kolayca elde edilebilir.

### *2.3.3 Alt-Sistem Transfer Fonkiyonlarının Birleştirilmesi*

Elde edilen iki alt-sistemin transfer fonksiyonlarının çarpımı ile bütünleşik transfer fonksiyonu elde edilir.

Birkaç düzenlemeden sonra düzenlenmiş bütünleşik transfer fonksiyonu aşağıdaki gibi son halini alır:

# 3. Sürekli Zamanlı Sistem Benzetimi

Sistem bir STM32 Mikrokontrolcüsü tarafından kontrol edileceği için tasarlanacak olan kontrolcü bir ayrık zamanlı kontrolcü olacaktır. Ancak ayrık zamanlı kontrolcünün doğrulanması için MATLAB Simulink ve PID Toolbox kullanılarak bir sürekli zamanlı PID Kontrolcüsü tasarlanmıştır.

Sistem genel olarak iki alt-sistemden oluşmakta ve bu iki sistemin ayrı ayrı transfer fonksiyonlarının çıkarılması ve birbirine bağlanması gerekmektedir. İlk önce DC Motor daha sonra ise dişli seti incelenecektir.

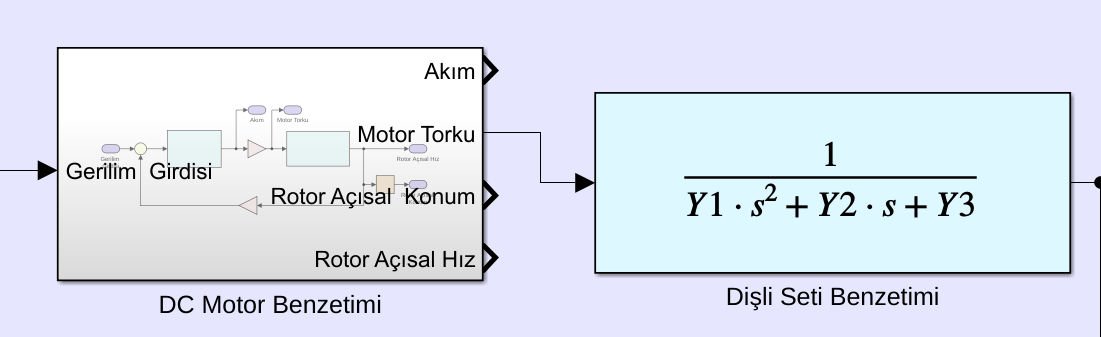
## 

## 

*Şekil 5 – DC Motor Sürekli Zaman Simulink Benzetimi*

Şekil 5’de görüldüğü üzere DC motor benzetimi elektrik ve mekanik olmak üzere iki transfer fonksiyonuna ayrılmış ve tork sabiti, geri-emk sabiti sabitlerini içermektedir. Ayrıca; akım, tork, açısal konum ve açısal hız gibi değerleri de çıktı olarak vermektedir.

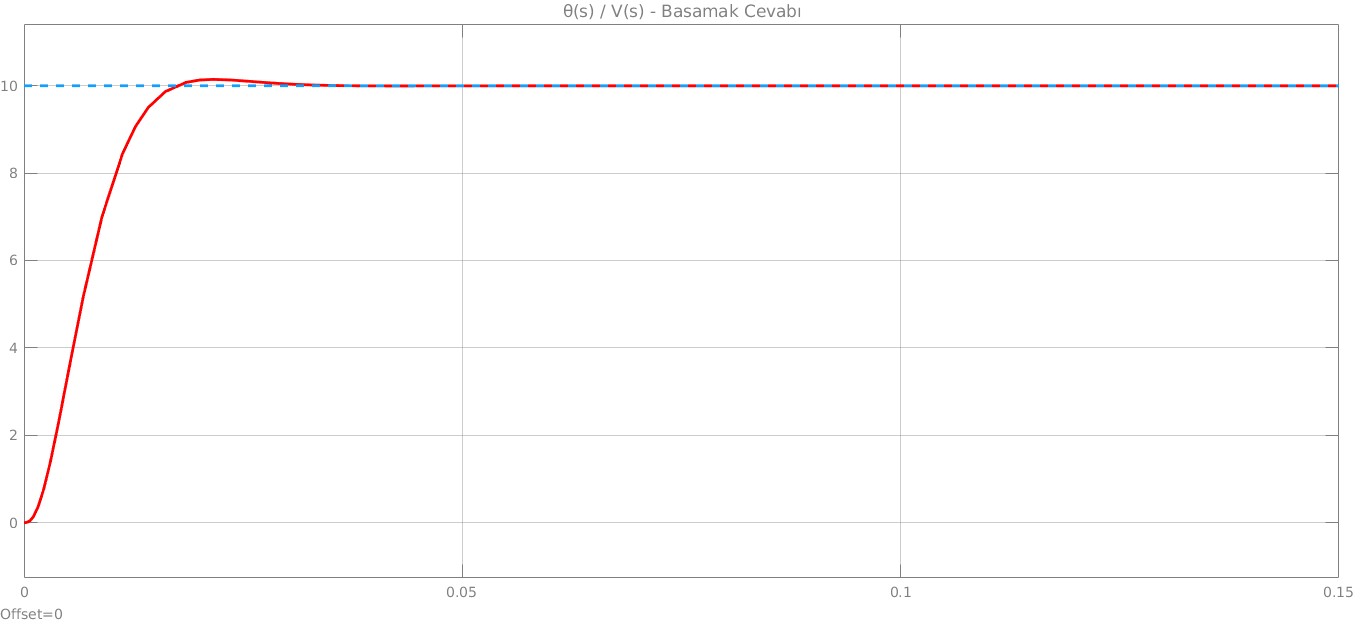
*“1.3 Bütünleşik Transfer Fonkiyonu Eldesi”* başlığında da bahsedildiği üzere tüm sistemin girdisinin gerilim, çıktısının ise açısal pozisyon olması için yani tüm sistemin transfer fonksiyonunun olması için DC motor benzetiminin transfer fonksiyonunun olarak elde edilmesi gerekmektedir. Bu nedenle girdi olarak verilen gerilime ek olarak çıktı tork olarak alınmıştır.

**

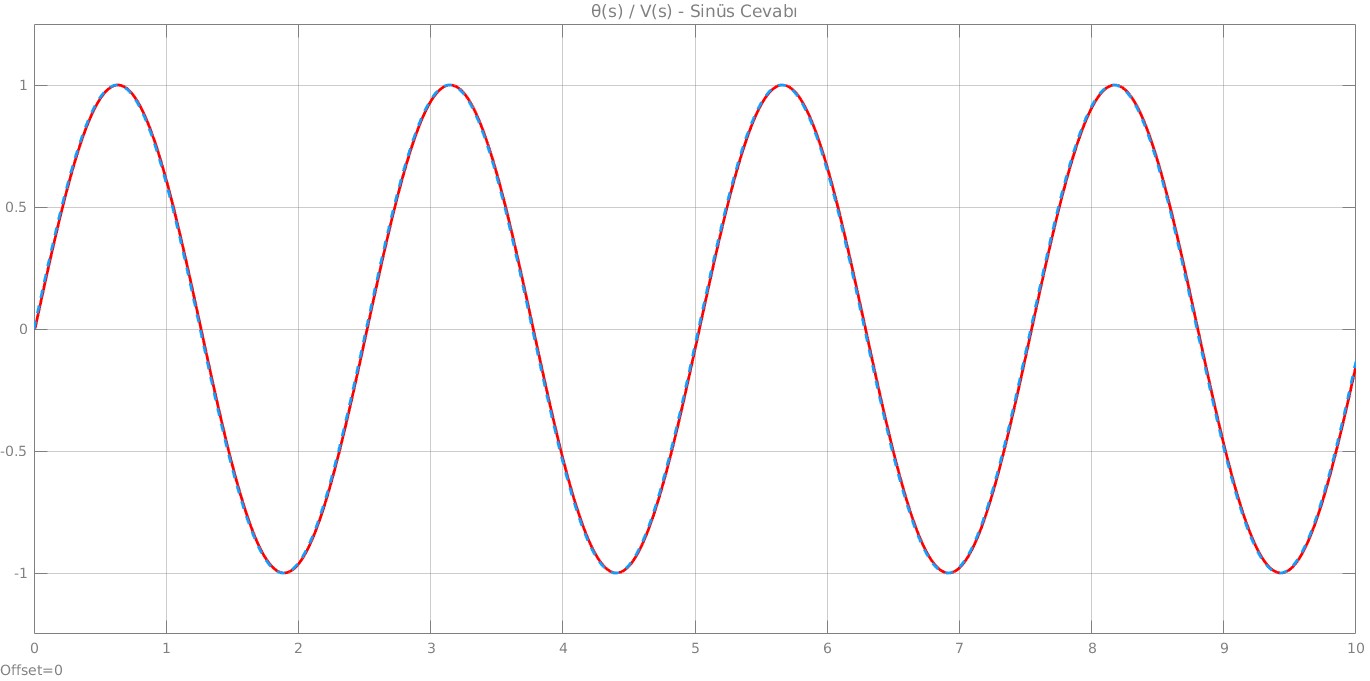
*Şekil 6 – DC Motor Sürekli Zaman Simulink Çıktısı*

Dişli seti benzetimi için ise *“1.3.2 Mekanik Alt-Sistem Transfer Fonkiyonu Eldesi”* başlığında elde edilen transfer fonksiyonu direkt olarak sisteme eklenmiştir. Bu transfer fonksiyonunun girdisi tork çıktısı ise açısal konumdur. Bu şekilde istenilen çıktı ve girdi şartı sağlanır.

Daha sonra sisteme PID Kontrolcü bloğu eklenmiş ve *“pidtool”* eklentisi yardımı ile katsayı dengelemesi (tuning) yapılmıştır. Elde edilen katsayılar güncellendikten sonra sistemin 10 büyüklükteki basamak çıktısına ve sinüs dalga cevabı aşağıdaki gibi bulunmuştur.



*Şekil 7 – Sürekli Zaman Simulink Basamak Cevabı*

**

*Şekil 8 – Sürekli Zaman Simulink Sinüs Dalgası Cevabı*

Yapılan benzetim sonucunda sistemi performans kriterleri aşağıdaki gibi elde edilmiş ve başarılı kabul edilmiştir.

|  |  |
| --- | --- |
| **Kriter Adı** | **Değeri** |
| Kararlı Hal Hatası | %0 |
| Yerleşme (Settling) Süresi | 0.0157 s |
| Aşım Oranı (Overshoot) | %1.45 |

*Tablo 2 – Sürekli Zaman Benzetim Performans Kriterleri*

Yapılan bu benzetimin amacı daha önce de bahsedildiği gibi yapılacak asıl kontrolcü olan ayrık zamanlı kontrolcünün doğrulanmasının sağlanması için bir araç olmaktır.

# 4. Ayrık Zamanlı Sistem Benzetimi